(19) 世界知的所有権機関 国際事務局





(43) 国際公開日 2001 年11 月22 日 (22.11.2001)

PCT

(10) 国際公開番号 WO 01/88970 A1

(51) 国際特許分類7:

H01L 21/304

(OKADA, Mamoru) [JP/JP]. 中嶋幸夫 (NAKAJIMA, Yukio) [JP/JP]; 〒387-8555 長野県更埴市大字屋代 1393番地長野電子工業株式会社内 Nagano (JP).

(21) 国際出願番号:(22) 国際出願日:

PCT/JP01/03947

2001年5月11日(11.05.2001)

(74) 代理人: 好宮幹夫(YOSHIMIYA, Mikio); 〒111-0041

(25) 国際出願の言語:

日本語

(4) 代理人: 好呂軒天(YOSHIMIYA, MIKIO); 〒111-0041 東京都台東区元浅草2丁目6番4号 上野三生ビル4F Tokyo (JP).

(26) 国際公開の言語:

日本語

(81) 指定国 (国内): KR, SG, US.

(30) 優先権データ:

特願2000-143043 2000年5月16日(16.05.2000)

(84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE, TR).

(71) 出願人 /米国を除く全ての指定国について): 信越半導体株式会社 (SHIN-ETSU HANDOTAI CO., LTD.) [JP/JP]; 〒100-0005 東京都千代田区丸の内1丁目4番2号 Tokyo (JP).

添付公開書類: — 国際調査報告書

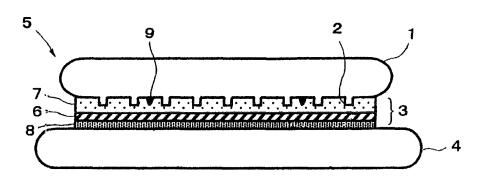
(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 岡田 守

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

(54) Title: SEMICONDUCTOR WAFER THINNING METHOD, AND THIN SEMICONDUCTOR WAFER

(54) 発明の名称: 半導体ウエーハの薄型化方法及び薄型半導体ウエーハ



(57) Abstract: A method for thinning a semiconductor wafer having a semiconductor element (2) on its surface, by polishing the back thereof. This method comprises bonding the surface of the semiconductor wafer (1) to a support (4) through an adhesive layer; polishing the back of the semiconductor wafer while holding the support; and separating the thinned semiconductor wafer from the support. Preferably, a semiconductor wafer is employed as the support, and a thermally separable double-coated sheet is employed as the adhesive layer. The semiconductor wafer is heated and separated after ground. As a result, the semiconductor wafer having a thickness of 120 ?m or less can be manufactured at a low cost while suppressing the cracking or chipping to a minimum at the working step. Thus, there is provided a semiconductor wafer which is made thinner than those of the prior art while having a diameter as large as 150 mm or more.

(57) 要約:

表面に半導体素子 2 が形成されている半導体ウエーハの裏面を研削して薄型化する方法において、前記半導体ウエーハ 1 の表面を接着層を介して支持体 4 に貼り合わせ、該支持体を保持した状態で前記半導体ウエーハの裏面を研削した後、該薄型化された半導体ウエーハを前記支持体から剥離する。好ましくは、支持体として半導体ウエーハ、接着層として熱剥離性両面接着シートを使用し、研削後、加熱剥離する。これにより、厚さが 1 2 0 μ m以下の半導体ウエーハを、加工工程等におけるワレ、欠け等の発生を極力抑えつつ低コストで作製可能となり、 1 5 0 m m 以上の大口径でありながら従来のものより薄型化された半導体ウエーハが提供される。

WO 01/88970

1 明 細 書

半導体ウエーハの薄型化方法及び薄型半導体ウエーハ

5 技術分野

本発明は、半導体ウエーハの薄型化方法に関し、例えばICカード、太陽電池、薄膜トランジスタ等の半導体装置、あるいは複数の半導体素子からなる半導体集積回路(IC)を作製するのに適した 薄型半導体ウエーハとする方法に係わる。

10

15

背景技術

ICカード、太陽電池、薄膜トランジスタ等の半導体装置や半導体集積回路を作製する際、その基板となる半導体ウエーハの厚さを十分に薄くすることによって、装置の小型化や使用上の自由度を向上させることができる。

特に、ICカード等においては、薄型化の必要性が大きく、回路 を構成するチップをできるだけ薄型にすることが望まれている。

従来、このような薄型半導体ウエーハを作製するためには、鏡面研磨され、後述するような通常の厚さを有する半導体ウエーハの表20 面に半導体素子(回路パターン)を形成した後、この表面に保護テープを貼り付け、この表面側を下にして研削装置のチャックテーブルに載置し、裏面を研削砥石により研削して薄型化するという工程が行われている(例えば、特開平5-218196号、特開平8-37169号公報参照)。

前記半導体ウエーハの通常の厚さとは、一般的にその直径によって異なり、例えば径が5インチ (1 2 5 m m)、または6インチ (1 5 0 m m) ウエーハでは6 2 5 μ m 程度、8インチ (2 0 0 m m) ウエーハでは7 2 5 μ m 程度であり、薄型化後の厚さとしては、

作製される半導体素子により異なるが、150~400μm程度が一般的であった。前記従来の方法を用いてこれ以上薄型化することは、加工工程中、あるいは保護テープを剥離する際にウエーハが破損する確率が高くなるため、量産化は非常に困難であった。

- 5 しかしながら、近年、ICカード等に用いられる半導体素子には益々の多機能化が要求されるようになっており、それに伴い、使用される半導体ウエーハをより一層薄型化することへの要求も高まり、厚さ120μm程度、あるいはそれ以下の厚さまで薄くすることが必要となってきた。
- 10 この様な極薄の半導体ウエーハを作製するためには、従来の薄型化手法を用いたのでは、前記したように加工工程等におけるワレ、欠け等の破損の頻度が高くなるため、歩留が低下し、コスト高となり、結果的には量産レベルでの対応が不可能となっていた。すなわち、従来法で厚さを120μm以下とするためには、用いるウエーハの径を4インチ(100mm)、あるいはそれ以下としなければ、ワレを防止することが事実上不可能であった。

発明の開示

本発明は上記問題点に鑑みなされたもので、厚さが120μm程
20 度あるいはそれ以下の半導体ウエーハを、加工工程等におけるワレ
、欠け等の破損を極力発生させることなく低コストで作製すること
のできる半導体ウエーハの薄型化方法、特に直径6インチ以上とい
った量産品において従来のものよりさらに薄型化された半導体ウエーハを提供することを目的とする。

25 前記目的を達成するため、本発明によれば、表面に半導体素子が 形成されている半導体ウエーハの裏面を研削することにより薄型化 する方法において、前記半導体ウエーハの表面を接着層を介して支 持体に貼り合わせ、該支持体を保持した状態で前記半導体ウエーハ

15

20

の裏面を研削した後、該薄型化された半導体ウエーハを前記支持体から剥離することを特徴とする半導体ウエーハの薄型化方法が提供される。

すなわち、半導体ウエーハの表面に半導体素子を形成させた後、 該ウエーハの厚さをさらに薄くする場合、上記のようにウエーハを 接着層を介して支持体に貼り合わせてウエーハ裏面を研削すれば、 加工工程中に破損することなく従来より薄型化することができ、次 いで薄型化されたウエーハを支持体から剥離することでICカード 等に適用できる薄型半導体ウエーハを得ることができる。

10 この場合、前記支持体が、半導体ウエーハ、ガラス基板、または セラミックス基板からなることが好ましい。

これらの支持体を用いて半導体ウエーハの研削を行うことで、厚さが薄く、かつ非常に平坦な半導体ウエーハとすることができる。 特に、薄型化される半導体ウエーハと同質の半導体ウエーハを用いれば、剛性等の物性が同じであり、研削されるウエーハと支持体として使用されるウエーハとの熱膨張率の差が無く、研削中に熱が生じても応力を生じさせずに研削を行うことができる。

前記接着層としては、ワックスまたは熱剥離性接着剤であることが好ましく、特に、熱剥離性両面接着シートであることが好ましい。

このように、接着層を加熱により溶融、あるいは剥離するものとすることで、研削後、薄型化された半導体ウエーハを支持体から破損することなく容易に加熱剥離することができる。

また、接着層として熱剥離性両面接着シートを使用する場合、そ 25 の熱剥離温度が両面で異なるものを使用すれば、加熱により、薄型 化された半導体ウエーハだけを接着シートから容易に剥がすことが できる。

さらに本発明では、支持体の貼り合わせ面が、前記半導体ウェー

ハの表面より大きい支持体を使用することが好ましい。

このように貼り合わせ面が大きな支持体を用いることにより、支持体に半導体ウエーハの最外周部を含めた表面全体を容易かつ確実に貼り合わせることができる。

5 本発明では、前記方法に従い、表面に半導体素子が形成されている半導体ウエーハの厚さが 1 2 0 μ m 以下になるまで研削できることを特徴とする。

すなわち、接着層を介して半導体ウエーハと支持体を貼り合わせて研削することにより、従来の方法で研削するよりもさらに薄くす 10 ることができ、ウエーハを破損することなく120μm以下になるまで研削することができる。

さらに本発明では、前記方法により薄型化された半導体ウエーハも提供される。具体的には、直径が 6 インチ以上であり、かつ厚さが 1 2 0 μ m 以下の半導体ウエーハを得ることができる。

15 従来、事実上直径 4 インチ以下でしか不可能であった厚さのものを、はじめて直径 6 インチ以上で達成することができた。このような極薄のウエーハは、 I Cカード等に好適に適用することができる

以上説明したように、本発明では、表面に半導体基板が形成された半導体ウエーハの表面を接着層を介して支持体に貼り合わせてウエーハの裏面を研削し、特に接着層として加熱剥離するものを用いた場合には、研削後、加熱することで容易に剥離することができる。従って、研削工程、あるいは剥離工程においてワレ、欠け等の破損を発生させることなく、従来のものよりさらに薄型化でき、厚さが120μm程度、あるいはそれ以下の半導体ウエーハを低コストで得ることができる。

図面の簡単な説明

図1は、本発明により薄型化される半導体ウエーハを支持体に貼り合わせた断面を示す模式図である。

図2は、本発明により半導体ウエーハを薄型化する工程の一例を示すフロー図である。

5

発明を実施するための最良の形態

以下、本発明の実施の形態について図面を参照しながら具体的に説明するが、本発明はこれらに限定されるものではない。

図1は、本発明により薄型化される半導体ウエーバを接着層を介 10 して支持体に貼り合わせた断面を模式的に示した図であり、図2は 、本発明により半導体ウエーハを薄型化する工程の一例を示すフロ ー図である。

なお、本発明で薄型化される半導体ウエーハは、インゴットからスライスされた後、順次面取り加工や研磨加工等が施され、さらに15 鏡面研磨された一方の面に例えば酸化膜形成後、フォトリソグラフィ技術により半導体素子(回路パターン)が形成されたものであり、本発明では、このように半導体素子が形成されている面をそのウエーハの表面と呼び、さらにこのように半導体素子が形成された半導体ウエーハをパターン付きウエーハ、または半導体ウエーハ、あ20 るいは単にウエーハと呼ぶ場合がある。

本発明では、図1に示されるように、半導体素子2が形成された 半導体ウエーハ1の表面を接着層3を介して支持体4に貼り合わせ る。

支持体 4 としては、薄板状で硬質のものであれば特に限定されず 25 、例えばガラス基板、セラミックス基板、あるいはシリコンウエーハ (酸化膜を付着させたものでもよい)等の半導体ウエーハを使用できる。特に、研削されるウエーハ1と同一材質からなる半導体ウエーハを支持体 4 とすれば、剛性等の物性が同じであり、研削され

るウエーハ1との熱膨張率の差がないため研削中に熱が生じても発生する応力を最小限に抑えることができ、ワレにつながるおそれが 少ない。さらに同じ材質であれば、不純物となる心配もないという 利点もある。

- 5 また、支持体 4 の貼り合わせ面に関しては、前記パターン付きウエーハ1の表面より大きい支持体 4 を使用することが好ましい。このように支持体 4 の貼り合わせ面が大きければ、パターン付きとさいてきる。特に面取りが存在するウエーハ外周部では、貼り合わせができる。特に面取りが存在するウエーハ外周部では、貼り合わせができる。特に面取りが存在するウエーハ外周部では、貼り合わせがいまた、ウエーハ1の中心位置が多少ずれたとしても未接着部分が残ることもなく、ウエーハ全体を確実に均一に薄型化することができる。
- また、接着層 3 としては研削加工中に剥離を起こさず、かつ研削後に容易に剥離できるものであれば特に限定されないが、加熱により剥離できるものが好ましい。このように加熱剥離できるものとしては、例えばワックス、熱剥離性接着剤、または熱剥離性の両面接着シートを使用できる。特に、熱剥離性両面接着シートは取り扱いが容易であり、均一性に優れているためウエーハを極めて均一に研削することができる。なお、熱剥離性であれば特に両面接着シートに限定されず、両面接着テープ等も使用できる。

ただし、上記のように加熱により剥離する熱剥離性両面接着シート等を用いる場合、研削中に発生する熱では剥離が生じないようなもの、並びにその研削条件を選ぶ必要がある。

また、半導体ウエーハ表面の半導体素子2の一部には不良を示す バッドマーク9が付されている場合があるが、上記のように熱剥離 性両面接着シート3を用いれば、容易に剥離することができる上、 熱剥離後ウエーハ表面に接着層が残留することもないので洗浄する 必要が無く、バッドマーク 9 が消えてしまうこともない。

本発明による薄型化の工程を以下に説明する。まず、マイクロメータ等を用いてパターン付きウエーハ1の厚さを測定し(図2(A))、次いで接着層3を介してパターン付きウエーハ1と支持体4を貼り合わせて一体化し、接合体5とする(図2(B))。貼り合わせる手順は特に限定されないが、パターン付きウエーハ1の表面に接着層3を接着させ、次いで該接着層3を介して支持体4に貼り合わせることで、容易に接合体5とすることができる。なお、研削工程で剥離が生じないように接着力を高めるため、必要に応じて接着層3の剥離温度より低温で加温プレスを行い、さらに数分~数十時間放置することでより確実に一体化することもできる(図2(C))。

次に、前記接合体 5 の厚さを測定し、研削代を設定した後 (図 2 (D))、研削装置を用いてパターン付きウエーハ 1 の裏面を研削する(図 2 (E))。研削装置としては、通常ウエーハの表面を片面研削する際に使用される平面研削盤等を用いることができる。例えば、接合体 5 の支持体側をチャックテーブルに真空吸着等により固定し、回転砥石等によりウエーハ 1 の裏面を平面研削する。

上記のように研削されたウエーハ1は、必要に応じて裏面をさら
20 に研磨することもできる(図2 (G))。この場合も通常の半導体ウエーハの研磨装置を使用することができ、予め接合体5の厚さを測定して研磨代を設定しておけばよい(図2 (F))。

なお、熱剥離性両面接着シート等を使用した場合、前記したように、研削、あるいは研磨中の発熱による剥離を防ぐため、研削液 (25 クーラント)供給量、砥石回転数、並びに砥石送り速度等の条件を適宜設定すればよい。

研削後、さらに必要に応じて研磨した後、粗洗浄し(図 2 (H))、接合体の厚さを測定する(図 2 (I))。さらに薄型化する必要

があれば、再び研削、あるいは研磨して厚さを調整することもでき、例えば、径が $6\sim 8$ インチのウエーハであっても、破損することなく、その厚さを 1 2 0 μ m以下にすることができる。

前記のように所望の厚さまでウエーハ1を薄型化した後、該ウエーハ1を支持体4から剥離する(図2(J))。剥離する方法としては使用する接着層3により異なるが、前記したようにワックス、熱剥離性接着剤、あるいは熱剥離性両面接着シートであれば、これらが溶解する溶液に浸漬したり、それらの熱剥離温度に加熱することができる。特に、熱剥離性両面接着シート3に関しては、基材6を挟んで熱剥離温度が両面で異なるもの、あるいは高温で両面の接着力が異なるものを使用し、例えば、熱剥離温度が高い方の面(高温熱剥離面)8を支持体4に貼り付け、低い方の面(低温熱剥離面)7をパターン付きウエーハ1に貼り付けることで、支持体に両面接着シート3が貼着されたまま、薄型化されたウエーハ1を加熱剥離することができる。

薄型化されたウエーハ1は、小さな応力により破損し易くなっているが、上記のように加熱するだけでウエーハ1を剥離することができるため、ワレ、欠け等が生じるおそれもほとんど無い。

加熱剥離されたウエーハは、接着層としてワックスあるいは熱剥 20 離性接着剤を使用した場合、これらの接着層がウエーハ表面に残留 している場合があるため、必要に応じて洗浄液や純水等を使用して 洗浄を行う(図2(K))。一方、熱剥離性両面接着シートを を場合、ウエーハ表面には接着剤等が残留することがほとんど無いため、洗浄を省略することが可能で、洗浄工程において破損が生じため、洗浄を省略することが可能で、洗浄工程において破損を こというおそれもない。なお、ウエーハを加熱剥離後、両面接着シートが接着したままの支持体は、そのまま新たに薄型化するウエーハと貼り合わせて繰り返し使用することができるが、支持体からもシートを剥がして洗浄し、研削するウエーハ毎に新たな両面接着シ ートを使用してもよい。

以上説明した工程に従って薄型化を行うことにより、研削工程、あるいは剥離工程においてワレ、欠け等の破損を発生させることなく厚さが120μm程度、あるいはそれ以下まで薄型化を行うことができ、従来のものよりさらに薄型化された半導体ウエーハを低コストで得ることができる。

以下、実施例を示して本発明をより具体的に説明するが、本発明はこれらに限定されるものではない。

10 (実施例)

表面に半導体素子が形成されている6インチ(150mm)のシリコンウエーハ(パターン付きウエーハ)の表面を熱剥離性両面接着シートを介してシリコンウエーハに貼り付けて接合体とした。次いで、平面研削機を用いてパターン付きウエーハの厚さが105±15 μmとなるようにその裏面を平面研削した後、ウエーハを加熱剥離し、その厚さを測定した。研削加工前のウエーハの厚さと研削により薄型化したウエーハの厚さを表1に示した。なお、研削条件としては、#2000STDの低石を用い、砥石回転数:5000 rpm、砥石送り速度:0.4μm/minとした。また、熱剥離20性両面接着シートとして日東電工社製のリバアルファ(基材厚さ:50μm、熱剥離温度:120℃)を使用した。

表 1

,	パターン付きウエーハの厚さ (μm)				
,	加工前		加工後		
バッドマーク	無し	有り	無し	有り	
No. 1	623.6	6 2 1 . 9	95.2	94.1	
N o . 2	6 2 2 . 4	6 2 1 . 8	99.3	97.2	
N o . 3	6 2 2 . 9	6 2 2 . 1	98.8	96.8	
No. 4	6 2 2 . 6	6 2 1 . 4	95.6	93.8	
No. 5	6 2 2 . 6	6 2 1 . 4	96.6	95.3	
No. 6	6 2 3 . 2		97.7		
No. 7	6 2 3 . 2	-	95.8	,	
N o . 8	6 2 3 . 0	Montage	94.3	-	
N o . 9	6 2 2 . 5		95.2	1	
平均	6 2 2 . 9	6 2 1 . 7	96.5	95.4	
レンジ	1.2	0.7	5.0	3 . 4	

前記表 1 から明らかなように、研削後のパターン付きウエーハはいずれも規格範囲内(105±15μm)にあり、ワレ、欠け等が生じることなく120μm以下、特には100μm以下に薄型化することができた。また、熱剥離後、洗浄する必要もなく、バットマークもそのまま残っていた。

なお、本発明は、上記実施形態に限定されるものではない。上記 実施形態は単なる例示であり、本発明の特許請求の範囲に記載され 10 た技術的思想と実質的に同一な構成を有し、同様な作用効果を奏す るものは、いかなるものであっても本発明の技術的範囲に包含され る。

前記実施態様で説明した薄型化の工程は単なる一例であって、一部の工程を省略、入れ替え、あるいは追加することもできる。例え

ば、(C) 加温プレス、(F) 厚さ測定/研磨代設定、(G) ウエーハ裏面研磨等の工程は任意であり、接着層として熱剥離性両面接着シートを用いれば、(K) 洗浄も省略可能である。

また、実施例では、6インチのパターン付きウエーハを研削して 薄型化したが、本発明では6インチ未満のものはもとより、6イン チより大きい8インチあるいはそれ以上のウエーハを薄型化する場 合にも適用することができる。

12 請 求 の 範 囲

- 1. 表面に半導体素子が形成されている半導体ウエーハの裏面を研削することにより薄型化する方法において、前記半導体ウエーハの表面を接着層を介して支持体に貼り合わせ、該支持体を保持した状態で前記半導体ウエーハの裏面を研削した後、該薄型化された半導体ウエーハを前記支持体から剥離することを特徴とする半導体ウエーハの薄型化方法。
- 10 2. 前記支持体が、半導体ウエーハ、ガラス基板、またはセラミックス基板からなることを特徴とする請求項1に記載の半導体ウエーハの薄型化方法。
- 3. 前記接着層が、ワックスまたは熱剥離性接着剤からなること 15 を特徴とする請求項1または請求項2に記載の薄型化方法。
 - 4. 前記接着層が、熱剥離性両面接着シートであることを特徴とする請求項1または請求項2に記載の薄型化方法。
- 20 5. 前記熱剥離性両面接着シートの熱剥離温度が、両面で異なることを特徴とする請求項4に記載の薄型化方法。
- 6. 前記支持体の貼り合わせ面が、前記半導体ウエーハの表面より大きいことを特徴とする請求項1ないし請求項5のいずれか1項 25 に記載の薄型化方法。
 - 7. 前記表面に半導体素子が形成されている半導体ウエーハの厚さが120μm以下になるまで研削することを特徴とする請求項1

ないし請求項6のいずれか1項に記載の薄型化方法。

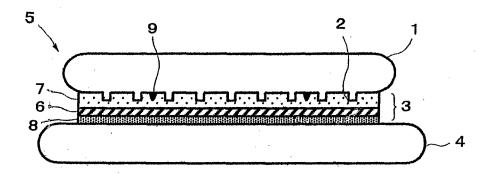
8. 請求項1ないし請求項7のいずれか1項に記載の方法により 薄型化されたことを特徴とする半導体ウエーハ。

5

9. 直径が 6 インチ (1 5 0 m m) 以上であり、かつ厚さが 1 20 μ m 以下であることを特徴とする半導体ウエーハ。

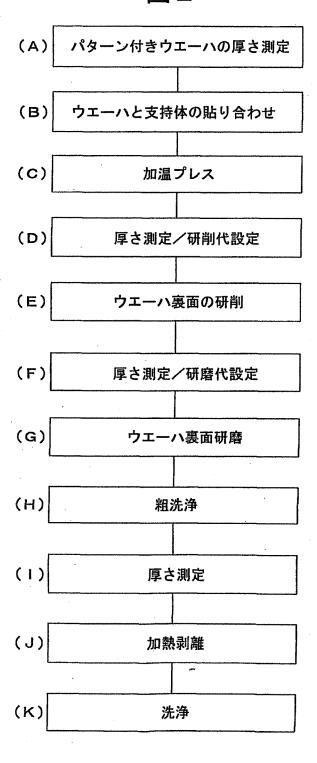
1/2

図 1



2/2

図2



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP01/03947

	A. CLASSIFICATION OF SUBJECT MATTER Int.Cl ⁷ H01L 21/304							
_	According to International Patent Classification (IPC) or to both national classification and IPC							
		S SEARCHED						
	Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ H01L 21/304							
	Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1922-1996 Toroku Jitsuyo Shinan Koho 1994-2001 Kokai Jitsuyo Shinan Koho 1971-2001 Jitsuyo Shinan Toroku Koho 1996-2001							
Electr	Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)							
C. 1	DOCUI	MENTS CONSIDERED TO BE RELEVANT						
Cate	gory*	Citation of document, with indication, where ap		Relevant to claim No.				
	X Y	JP 11-297650 A (Denso Corporation), 29 October, 1999 (29.10.99), Full text; Figs. 1 to 10 (Family: none)		1-4 5-9				
	X Y	JP 9-148283 A (Mitsubishi Elec 06 June, 1997 (06.06.97), Full text; Figs. 1 to 9 (Fam	1-3 6-9					
3	Y	WO 99/25019 A (Irvine Sensors C 20 May, 1999 (20.05.99), Full text; Figs. 1 to 5 & EP 1038315 A	1,3,6					
3	Y	EP 0967634 A (Mitsui Chemicals, 29 December, 1999 (29.12.99), Full text & WO 99/26282 A & JP 11-238	1,3,9					
3	Y	EP 0951056 A (Mitsui Chemicals, 20 October, 1999 (20.10.99), Full text & US 6159827 A & JP 12-003		1,3,9				
	Further	r documents are listed in the continuation of Box C.	See patent family annex.					
* Special categories of cited documents: document defining the general state of the art which is not considered to be of particular relevance earlier document but published on or after the international filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search		ent defining the general state of the art which is not seed to be of particular relevance document but published on or after the international filing ent which may throw doubts on priority claim(s) or which is a establish the publication date of another citation or other reason (as specified) ent referring to an oral disclosure, use, exhibition or other ent published prior to the international filing date but later e priority date claimed	priority date and not in conflict with th understand the principle or theory unde document of particular relevance; the c considered novel or cannot be consider step when the document is taken alone document of particular relevance; the c considered to involve an inventive step combined with one or more other such combination being obvious to a person document member of the same patent fi	later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family of mailing of the international search report				
07 August, 2001 (07.08.01)		August, 2001 (07.08.01)	14 August, 2001 (14.08.01)					
Name and mailing address of the ISA/ Japanese Patent Office		nese Patent Office	Authorized officer					
Facsimile No.		a.	Telephone No.					

発明の属する分野の分類(国際特許分類(IPC)) Int. Cl7 H01L 21/304 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int. Cl7 H01L 21/304 最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 1971-2001年 日本国公開実用新案公報 日本国登録実用新案公報 1994-2001年 日本国実用新案登録公報 1996-2001年 国際調査で使用した電子データベース(データベースの名称、調査に使用した用語) C. 関連すると認められる文献 引用文献の 関連する カテゴリー* 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号 JP 11-297650 A (株式会社デンソー) X 1 - 45 - 929. 10月. 1999 (29. 10. 99) Y 全文, 第1-10図 (ファミリーなし) 9-148283 A (三菱電機株式会社) X ΙP 1 - 3Y 6. 6月. 1997 (06. 06. 97) 6 - 9全文,第1-9図(ファミリーなし) レ C欄の続きにも文献が列挙されている。 | | パテントファミリーに関する別紙を参照。 * 引用文献のカテゴリー の日の後に公表された文献 「A」特に関連のある文献ではなく、一般的技術水準を示す 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 もの 「E」国際出願日前の出願または特許であるが、国際出願日 の理解のために引用するもの 以後に公表されたもの 「X」特に関連のある文献であって、当該文献のみで発明 「L」優先権主張に疑義を提起する文献又は他の文献の発行 の新規性又は進歩性がないと考えられるもの 日若しくは他の特別な理由を確立するために引用する 「Y」特に関連のある文献であって、当該文献と他の1以 文献 (理由を付す) 上の文献との、当業者にとって自明である組合せに 「〇」口頭による開示、使用、展示等に言及する文献 よって進歩性がないと考えられるもの 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献 国際調査を完了した日 国際調査報告の発送日 14.08.01 07.08.01 国際調査機関の名称及びあて先 特許庁審査官(権限のある職員) 8923 日本国特許庁(ISA/JP) 渡邊豊英 郵便番号100-8915 電話番号 03-3581-1101 内線 3363 東京都千代田区霞が関三丁目4番3号

C(続き).	関連すると認められる文献	
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y	WO 99/25019 A (IRVINE SENSORS CORPORATION) 20.5月.1999 (20.05.99) 全文,第1-5図 & EP 1038315 A	1, 3, 6
Y	EP 0967634 A (Mitsui Chemicals, Inc.) 29.12月.1999 (29.12.99) 全文 & WO 99/26282 A & JP 11-238710 A	1, 3, 9
Y	EP 0951056 A (Mitsui Chemicals, Inc.) 20.10月.1999 (20.10.99) 全文 & US 6159827 A & JP 12-003892 A	1, 3, 9